

الإلكترونيات

النظري والرقمي

د. رعد حمدان ظاهر

دكتوراه في الهندسة الإلكترونية والاتصالات



رقم التصنيف : 527.5
المؤلف ومن هو في حكمه : رعد حمدان ظاهر
عنوان الكتاب : الالكترونيات التناضري والرقمي
رقم الإيداع : 2008/06/2142
الواصفات : الالكترونيات
بيانات النشر : عمان - دار المسيرة للنشر والتوزيع

تم إعداد بيانات الفهرسة والتصنيف الأولية من قبل دائرة المكتبة الوطنية

حقوق الطبع محفوظة للناشر

جميع حقوق الملكية الأبية والفنية محفوظة لدار المسيرة للنشر والتوزيع عمان - الأردن
ويحظر طبع أو تصوير أو ترجمة أو إعادة تنضيد الكتاب كاملاً أو جزءاً أو تسجيله على أشرطة
كاسيت أو إدخاله على الكمبيوتر أو برمجته على إسطوانات ضوئية إلا بموافقة الناشر خطياً

Copyright © All rights reserved

No part of this publication may be translated,
reproduced, distributed in any form or by any means, or stored in a data base
or retrieval system, without the prior written permission of the publisher

الطبعة الأولى 2009م - 1429هـ



شركة جمال أحمد حيف وإخوانه

عنوان الدار

الرئيسي : عمان - العبدلي - مقابل البنك العربي هاتف : 962 6 5627059 فاكس : 962 6 5627049
الفرع : عمان - ساحة المسجد الحسيني - سوق البتراء هاتف : 962 6 4617640 فاكس : 962 6 4640950
صندوق بريد 7218 عمان - 11118 الأردن

E-mail: Info@massira.jo . Website: www.massira.jo

التصميم واللخراج : دائرة الانتاج

www.massira.jo

الإلكترونيات النظاري والرقمي

د. رعد حمدان ظاهر

دكتوراه في الهندسة الإلكترونية والاتصالات



الفهرس

21.....	المقدمة
الفصل الأول: مكبر العمليات Operational Amplifier	
27.....	المقدمة
27.....	1-1 مقدمة عن مكبر العمليات
28.....	- الرمز والأطراف
29.....	- مكبر العمليات المثالي
29.....	- مكبر العمليات العملي
30.....	- المخطط الكتلي الداخلي لمكبر العمليات
30.....	2-1 بارمترات وأنماط الدخل لمكبر العمليات
31.....	- أنماط الإشارة الدخالة
31.....	- مدخل النهاية المفردة
33.....	- المداخل التفاضلية
33.....	- نسبة رفض النمط المشترك
34.....	- مدى الفولتية الداخلة للنمط المشترك
35.....	- فولتية الدخل التعويضي
35.....	- انحراف فولتية الدخل التعويضية مع الحرارة
35.....	- تيار المحياز الدخال
36.....	- الممانعة الداخلية
37.....	- تيار الدخل التعويضي
38.....	- الممانعة الخارجية
38.....	- سرعة تغير الفولتية
40.....	- الاستجابة الترددية
41.....	3-1 التغذية العكسية السالبة
41.....	- لماذا نستخدم التغذية العكسية السالبة

الفهرس

43.....	1-4 مكبر العمليات مع التغذية العكسية السالبة
43.....	- المكبر الغير عاكس
47.....	- تابع الجهد
48.....	- المكبر العاكس
51.....	1-5 تأثيرات التغذية العكسية السالبة على مانعات مكبر العمليات
51.....	- مانعات المكبر الغير العاكس
51.....	- الممانعة الداخلية
52.....	- الممانعة الخارجية
55.....	- مانعات تابع الجهد
56.....	- ممانعة المكبر العاكس
57.....	1-6 تيار الاحياز ومعالجة الجهد التعويضي
58.....	- تأثير تيار الاحياز الدخل
59.....	- معالجة الاحياز التيار في تابع الجهد
60.....	1-7 استجابة الحلقة المفتوحة
61.....	- مراجعة أرباح مكبر العمليات
61.....	- اعتماد ربع الفولتية على التردد
62.....	- عرض الحزمة للحلقة المفتوحة
63.....	- عرض حزمة ربع الوحدة
63.....	- تحليل علاقة الربح بالتردد
65.....	- إزاحة الطور
67.....	- الاستجابة الترددية الكاملة
68.....	- استجابة الطور الكلية
70.....	1-8 استجابة الحلقة المغلقة
71.....	- تأثير التغذية العكسية السالبة على عرض الحزمة
72.....	- حاصل ضرب الربح - عرض الحزمة
75.....	الاسئلة

الفهرس

الفصل الثاني : التطبيقات الاساسية لمكبر العمليات Op-Amp applications Basic	
85.....	المقدمة
85.....	1-2 المقارن
86.....	- كاشف المستوى الصفرى
87.....	- كاشف المستوى غير الصفر
89.....	- تأثير الضوضاء على عمل المقارن
91.....	- تقليل تأثير الضوضاء باستخدام المسترة
94.....	- حدود الخرج
98.....	- مقارن النافذة
100.....	- تطبيقات المقارن - دائرة تحسين زيادة الحرارة
101.....	- محول الاشارة التنازليه الى رقميه
105.....	2-2 مكبرات الجمع
106.....	- مكبر الجمع مع ربع الوحدة
108.....	- مكبر الجمع مع ربع اكبر من الواحد
109.....	- مكبر المعدل
110.....	- الجامع التدريجي
112.....	- تطبيقات جامع التدريج - محول الاشارة الرقمية الى تنازليه
115.....	3- المكامل و المفاضل
116.....	- مكبر العمليات كمكامل
116.....	- كيف تشحن المتعددة
121.....	- مكبر العمليات المفاضل
125.....	الاسئلة

الفهرس

الفصل الثالث: دوائر مكبر العمليات ذات الأغراض الخاصة

Special Purpose Op-Amp Circuits

133.....	المقدمة
133.....	نظرة عامة حول التطبيقات
134.....	3-1 مكبرات الاجهزه
134.....	3-1-1 مكبر الاجهزه الأساسي
137.....	3-1-2 التطبيقات
138.....	3-1-3 مكبر اجهزة خاص
139.....	3-1-4 تعين ربع الفولتية
140.....	3-1-5 العلاقة بين الربح و التردد
141.....	3-2 مكبر العزل
142	3-2-1 المكبر العازل الأساسي
143.....	3-2-2 العمل العام للدائرة
143.....	3-2-3 التطبيقات
144.....	3-2-4 مكبر العزل الخاص
144.....	3-2-5 عزل القدرة
146.....	3-3 مكبر ذو الموصلية العابرة
147.....	3-3-1 التوصيلية لـ (OTA) هي الربح للمكبر (OTA)
149.....	3-3-2 الدائرة الأساسية للمكبر
150.....	3-3-2-1 مواصفات المكبر (OTA) الخاص
153.....	3-3-3 تطبيقات المكبر (OTA)
155.....	3-3-4 مقداح شمت
157.....	3-4 المكبرات اللوغارتمية و اللوغارتمية العكسية
157.....	3-4-1 المكبر اللوغارتمي الأساسي
159.....	3-4-2 المكبر اللوغارتمي باستخدام الثنائي
161.....	3-4-3 المكبر اللوغارتمي باستخدام الترانزستور
162.....	3-4-4 استخدام المكبر اللوغارتمي العكسي الأساسي
165.....	3-4-5 استخدام المكبرات اللوغارتمية في ضغط الاشارة

الفهرس

5-3 المحولات و دوائر مكبر العمليات الأخرى	166
3-5 مصدر التيار الثابت	166
3-5-1 محول التيار الى فولتية	167
3-5-2 محول الفولتية الى تيار	167
3-5-3 كاشف القمة(الذروة)	168
3-6 تطبيقات النظام	169
3-6-1 أساس عمل النظام	169
خلاصة الفصل	171
اختبار المعلومات	173
الاستلة	177
الفصل الرابع: المرشحات الفعالة Active Filters	
4-1 استجابات المرشح الأساسي	185
4-1-1 استجابة مرشح التردد الواطئ	186
4-1-2 استجابة مرشح الترددات العالية	188
4-1-3 استجابة مرشح إمرار حزمة	190
4-1-4 استجابة مرشح إيقاف حزمة	192
4-2 خصائص استجابة المرشح	193
4-2-1 عامل الإخاد	194
4-2-2 التردد الحرج و نسبة الانحدار	196
4-3 مرشحات الترددات الواطئة الفعالة	199
4-3-1 مرشح الاحادي القطب	199
4-3-2 مرشح (Sallen – Key) للترددات الواطئة	200
4-3-3 ربط عدة مرشحات ترددات واطئه بصورة متتالية لتحقيق نسبة الانحدار عالية	203
4-4 مرشحات الترددات العالية الفعالة	205
4-4-1 مرشح الأحادي القطب	205

الفهرس

4-4-2 مرشح Sallen – Key للترددات العالية 206
4-4-3 مرشحات الترددات العالية المتتالية 208
4-5 المرشحات الفعالة لامرار حزمة من الترددات 209
4-5-1 استخدام مرشحات الترددات الواطئه و العالية المتتالية 209
لتحقيق استجابة امرار حزمة 209
4-5-2 مرشح امرار حزمة متعدد التغذية العكسيه 210
4-5-3 مرشح امرار حزمة متغير الحالة 213
4-6 مرشحات إيقاف حزمة الفعالة 217
4-6-1 مرشح إيقاف حزمة متعدد التغذية العكسيه 217
4-6-2 مرشح إيقاف حزمة متغير الحالة 217
خلاصة الفصل 220
اختبار المعلومات 223
الأسئلة 226

الفصل الخامس: المذبذبات Oscillators

المقدمة 233
5-1 المذبذبات 233
5-2 اساسيات مذبذب التغذية العكسيه 236
- التغذية العكسيه الموجة 236
- شروط التذبذب 237
- شروط بدء التذبذب 237
5-3 المذبذبات باستخدام دوائر التغذية العكسيه 239
- مذبذب قنطرة وين 239
- مذبذب ازاحة الطور 246
- مذبذب Twin-T 248
5-4 المذبذبات باستخدام دوائر التغذية العكسيه LC 249
- مذبذب كولتيس 250
- مذبذب كلاب 255

الفهرس

256.....	- مذبذب هارتلبي
257.....	- مذبذب Armystrong
257.....	- المذبذبات المحكمة بالبلورة
260.....	5-5 مذبذبات الاسترخاء
260.....	- مذبذب الموجة المثلثية
263.....	- مذبذب سن المشار المحكم بالجهد
266.....	- مذبذب الموجة المربعة
267.....	6-5 المؤقت 555 كمذبذب
269.....	- عملية عدم الاستقرار
273.....	- عمل المؤقت 555 كمذبذب محكم بالجهد
275.....	الأسئلة
الفصل السادس: منظمات الجهد Voltage Regulators	
281.....	المقدمة
282.....	6-1 تنظيم الجهد
282.....	6-1-1 تنظيم الخط
283.....	6-1-2 تنظيم الحمل
287.....	6-2 منظمات التوالي الأساسية
288.....	6-2-1 عملية التنظيم
291.....	6-2-2 قصر الدائرة او الحماية من الحمل الزائد
292.....	6-2-3 المنظم مع محدد التيار ذو الطية العكssية
294.....	6-3 المنظمات المتوازية الأساسية
298.....	6-4 المنظمات التبديلية (المفاتحة) الأساسية
298.....	6-4-1 المنظم الخافض
302.....	6-4-2 الرافع للجهد
304.....	6-4-3 المنظم العاكس للجهد
306.....	6-5 الدوائر المتكاملة لمنظمات الجهد
306.....	6-5-1 منظمات الجهد الخطية الموجة الثابتة

الفهرس

6-5-2 منظمات الجهد الخطية السالبة الثابتة	307
6-5-3 منظمات الجهد الخطية الموجبة المنظمة	307
6-5-4 منظمات الجهد الخطية السالبة المنظمة	310
6-5-5 منظمات الجهد المفتاحية (التبديلية)	311
6-6 تطبيقات الدوائر المتكاملة لنظمات الجهد	312
6-6-1 مر الترانزستور الخارجي	312
6-6-2 محدد التيار	314
6-6-3 منظم التيار	316
6-6-4 أشكال المنظمات المفتاحية	318
اختبار المعلومات	320
الأسئلة	323

الفصل السابع: دوائر الاتصالات Communication Circuits

المقدمة	333
7-1 المستقبلات الأساسية	333
7-2 الصاريات الخطية	340
7-3 التعديل السعوي(AM)	349
7-4 المازج	359
7-5 كشف التعديل السعوي	362
7-6 مكبرات الصوت والتترددات المتوسطة	364
7-7 التعديل التردددي FM	369
الأسئلة	388

الفصل الثامن : مقدمة في الإلكترونيك الرقمي - المجاميع المنطقية

An Introduction to Digital Electronics – Combinational Logic

المقدمة	397
8-1 الإشارات التنازليه و الرقمية	397
8-2 الدوائر الرقمية	398
8-3 الدوال المنطقية والبوابات المنطقية	399

الفهرس

406.....	8-4 الأعداد الثنائية
409.....	8- المنطقيات المركبة - الصيغة القانونية
412.....	8- تبسيط للدوال المنطقية (إلى الحد الأدنى)
412.....	8-6 نظريات الجبر البوليني
415.....	8-6-8 خططات كارنوف
424.....	8-7 منطق NAND/ NOR - بناء الدوال المنطقية بنوع واحد من البوابات
425.....	8-7-1 منطق (NAND)
427.....	8-7-2 منطق (NOR)
430.....	8-8 منطق أما أو (XOR) المنطقية
433.....	8- النبضات المتسلسلة كمتغير دخل في دوائر المنطق المجمعة
434.....	8-10 المخاطرات الثابتة
438.....	الأسئلة.....
الفصل التاسع : تطبيقات الجاميع المنطقية Combinational logic applications	
449.....	المقدمة.....
450.....	9-1 جمع و طرح الأعداد الثنائية
457.....	9-2 الشفرات الثنائية
461.....	9-3 المشفرات
463.....	9-4 المترجمات (فك الشفرة)
468.....	9-5 تحويل الشفرة
471.....	9-6 الجامع - ناخب المعلومات
474.....	9-7 المحول من خط إلى عدة خطوط
475.....	الخلاصة
476.....	الأسئلة

الفهرس

الفصل العاشر: القلابات و العدادات و المسجلات

Flip Flop , Counters and Registers

481	المقدمة
482	10-1 المزلاجات FF او القلابات latches
484	10-2 قلابة SR
486	10-3 قلابة JK
487	10-4 قلابة JK نوع (الرئيس والمرؤوس)
493	10-5 العدادات الغير متزامنة
500	10-6 العدادات المتزامنة
504	10-6-1 التصميم النظامي للعدادات المتزامنة
509	10-6-2 طريقة تغير الدالة لتصميم العدادات المتزامنة
514	10-7 تطبيقات العدادات
517	10-8 سجلات الإزاحة
518	10-8-1 سجلات إزاحة دخل توازي - خرج توازي
519	10-8-2 سجلات إزاحة دخل توازي - خرج توازي
521	10-8-3 سجلات إزاحة دخل توازي - خرج توازي
522	10-8-4 سجلات الإزاحة دخل توازي - خرج توازي
522	10-8-5 سجلات الإزاحة متعددة الأنماط
525	الخلاصة
526	الأسئلة

الفصل الحادي عشر: عائلات الدوائر المتكاملة الرقمية Digital IC Families

531	المقدمة
532	11-1 خصائص الدوائر المتكاملة الرقمية
532	11-1-1 دالة الإدخال
533	11-1-2 دالة الإخراج
533	11-1-3 زمن تأخر الانتشار
534	11-1-4 هامش ضوابط

الفهرس

11-1-5 تبديد القدرة (القدرة المبددة).....	535
11-1-6 كثافة التغليف	536
11-2 الدوائر المتكاملة المنطقية ثنائية القطب	537
11-2-1 الترانزستور ذو الوصلة ثنائية القطب كمفتاح	537
11-2-2 منطق الترانزستور- المقاومة.....	538
11-2-3 منطق الديايد- ترانزستور	541
11-2-4 منطق ترانزستور- ترانزستور	544
11-2-5 منطق التعزيز المتكامل(المجمع)	553
11-3 دوائر شبه الموصل المعدني الاوكسيدي المتكاملة الرقمية	555
11-3-1 ترانزستورات تأثير المجال MOSFET كمفاتيح	555
11-3-2 عاكس شبة الموصل الاوكسيدي المعدني نوع	556
11-3-2 متممة شبة الموصل الاوكسيدي المعدني	560
11-4 منطق بالتوصيل	563
11-4-1 بوابات TTL ذات الجامع المفتوح	564
11-5 تعشيق الدوائر المتكاملة لـ TTI و CNOS	565
11-6 مخرجات ثلاثي الحالات	566
الخلاصة	567
الاسئلة	568
الفصل الثاني عشر: ذاكرات اشباه الموصلات Semiconductor Memories	
المقدمة	573
12-1 ذاكرة القراءة فقط ROM	574
12-2 تطبيقات الذاكرة ROM	578
12-3 الذاكرة ROM القابلة للبرمجة PROM	581
12-4 الذاكرة PROM القابلة للمسح EPROM	583
12-5 الذاكرة PROM القابلة للمسح الكهربائي EEPROM	583
12-6 ذاكرة القراءة و الكتابة RAM	583
12-7 ذاكرة القراءة و الكتابة	586

الفهرس

12-7 خلايا ذاكرة القراءة و الكتابة الثابتة (الساكنة)	586
12-7 خلايا RAM الديناميكية	588
12-8 المصفوفة المنطقية المبرمج (PLA)	588
12-9 منطق المصفوفة المبرمج (PLA)	589
12-10 مصفوفة البوابات ذات المواصفات المتعددة (ULA)	591
12-11 سرعة الذاكرة و المنطق	591
الفصل الثالث عشر : نظام المعالج الدقيق ولائحة تعليماته	
A Microprocessor system and its instructions set	
المقدمة	595
13-1 مكونات نظام المعالج الدقيق	595
13-2 الذاكرة	596
13-3 وحدة الحساب والمنطق (ALU)	597
13-4 قسم التحكم	598
13-5 النسبة ثنائية الطور	598
13-6 نظام المعالج الدقيق	599
13-7 أنماط (أساليب) العنونة	603
13-8 مجموعة التعليمات	606
13-9 مسجل شفرة الحالة	607
13-10 التفرع - العنونة النسبية	609
13-11 البرامج الفرعية	611
13-12 حلقات التأخير	613
الخلاصة	616
ملحق الفصل	617
برامج للمراجعة	619

الفهرس

الفصل الرابع عشر: المعالج الدقيق (Intel 8088)

The Intel 8088 Microprocessor

623	المقدمة
625	14-1 مكونات نظام المعالج الدقيق
625	14-1-1 ناقلات الذاكرة - البيانات والعناوين
629	14-1-2 وحدة الحساب و المنطق (ALU) و المسجلات العامة
629	14-1-3 نظام المعالج الدقيق - سلسلة جلب/تنفيذ
630	14-1-4 النبضة
631	14-1-5 قسم التحكم
633	14-2 أساليب العنونة
633	14-2-1 العنونة الضمنية
633	14-2-2 العنونة الفورية
634	14-2-3 العنونة المباشرة
635	14-2-4 أساسيات البait الأدنى و البait الأعلى
635	14-3 مجموعة التعليمات
636	14-3-1 تعليمات نقل البيانات
636	14-3-2 التعليمات الحسابية
637	14-3-3 التعليمات المنطقية
637	14-3-4 تزحيف و تدوير التعليمات
640	14-4 مسجل الاعلام
644	14-5 البرامج (الدواال) الفرعية
645	14-6 تأخيرات البرمجيات
647	14-7 مدخلات و مخرجات المعالج الدقيق - التعشيق المحيطي المبرمج
647	14-7-1 الوصلة (التعشيق) المحيطية المبرمجة 8255
649	14-7-2 سجل التحكم (السيطرة)
650	14-7-3 التعليمات OUT و IN
652	14-7-4 أوليات الوصلة المحيطية القابلة للبرمجة

الفهرس

654.....	14-8 مخططات السريان (التنفيذ)
660.....	14-9 برمجة المعالج 8088 بلغة باسكال
664.....	الأسئلة
الفصل الخامس عشر: المتحكمات المنطقية القابلة للبرمجة	
Programmable Logic Controller	
669.....	15-1 المتحكمات المنطقية
671.....	15-1-1 نظام التحكم بالمعالج الدقيق
672.....	15-1-2 المتحكمات المنطقية القابلة للبرمجة
674.....	15-2 المكونات الصلبة
676.....	15-2-1 التصميم الميكانيكي لأنظمة التحكم المنطقية
678.....	15-3 البنية الداخلية لـ (PLC)
680.....	15-3-1 وحدة المعالجة المركزية (CPU)
680.....	15-3-2 النواقل
681.....	15-3-3 الذاكرة
682.....	15-3-4 وحدات الادخال والاخراج
687.....	15-3-5 المصدر(المتبع) والنقصان(السحب)
688.....	15-4 المتحكمات المنطقية التجارية
691.....	الاسئلة
695.....	الملاحق
703.....	المصادر